

SCHEDA PROGETTO

TITOLO DELL'ATTIVITÀ DI RICERCA

Studio di architetture di sistemi elettronici per la definizione di circuiti integrati con funzionalità 'Light Bus Driver' per applicazioni automotive

SOGGETTO PROPONENTE : Tommaso Addabbo

OBIETTIVI/FINALITÀ

Questo incarico si inquadra nella collaborazione fra il Dipartimento di Ingegneria dell'Informazione e Scienze Matematiche dell'Università di Siena e l'azienda Infineon Technologies Italia Srl. La finalità è quella di studiare e confrontare differenti architetture di sistema che risultino funzionali alla progettazioni di circuiti elettronici integrati ti tipo 'Light Bus Driver' per applicazioni automotive.

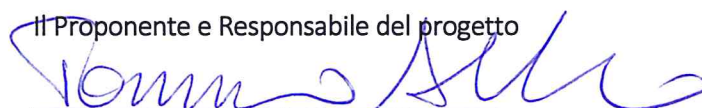
RESPONSABILE DELL'ATTIVITÀ DI RICERCA: Tommaso Addabbo

Il Responsabile dell'attività oggetto della collaborazione garantisce il rispetto delle modalità di espletamento della collaborazione stessa, al solo fine di valutare la rispondenza del risultato con quanto richiesto e la sua funzionalità rispetto agli obiettivi prefissati

Descrizione fasi e sottofasi delle attività	Tempi di realizzazione (n. giorni)	Obiettivi delle singole fasi
Attività principale	30	studiare e confrontare differenti architetture di sistema che risultino funzionali alla progettazioni di circuiti elettronici integrati ti tipo 'Light Bus Driver' per applicazioni automotive

DURATA COMPLESSIVA DELL'ATTIVITÀ: 30 giorni

Il Proponente e Responsabile del progetto



Via Roma,56, 53100 Siena

Segreteria Amministrativa tel +39 0577 234850 – 1092; fax +39 0577 233609; amministrazione@ing.unisi.it

Ufficio Didattica e Studenti tel +39 0577 233618; fax +39 0577 233602; didattica@ing.unisi.it

www.diism.unisi.it